

2025年度 大学院特別講座

講座名： FPGA トレーニングコース（ハンズ・オン・セミナー）
担当教員：中西秀哉（外部講師、実習補助者が加わる可能性あり）
開催日時：2025年9月上旬【集中講義2日間】但し、日本語・英語は別日程・場所
開催場所：分子科学研究所（日本語）岡崎、高エネルギー加速器研究機構（英語）つくば
<p>内容：</p> <p>FPGA (※) 回路開発時に必須となる開発ツールの使い方習得をめざした実習形式の未経験者向けセミナーです。セミナー終了後に独学で FPGA 開発を進めることができるよう、解説+実習を通して最低限の予備知識習得をめざします。受講対象は、電気電子工学が専門でなく FPGA 回路開発も未経験な物理実験に携わる（予定の）学生としますが、他分野からの参加も歓迎です。詳細は以下の通りです：</p> <p>【具体的内容】</p> <p>事前配布資料による予習、入門解説（Verilog-HDL 記述、RTL 解析、論理シミュレーション、開発環境による FPGA 実装）、設計演習（組合せ回路、順序回路）、階層構造設計、IP 利用法、総合設計演習、を行います。実習では Xilinx Artix-7 FPGA と Verilog-HDL 言語、開発ツール Xilinx Vivado WebPACK（フリー）を習得します。セミナー中、同 FPGA 搭載の評価ボード一式を貸出します。上記 Vivado WebPACK を予めインストールした USB（Type-A）接続可能なノート PC を持参してください（実習に必須）。</p> <p>(※) Field Programmable Gate Array (FPGA)は、ユーザがプログラム可能な論理（デジタル）集積回路で、計測器や各種制御装置など多くのインテリジェント機器に組み込み利用されています。搭載可能な回路規模は非常に大きく、CPU を実装して汎用 OS を動作させるなど、ユーザが希望する信号処理をほぼ全て1チップ上で実装可能です。</p>
<p>本講座の売り：</p> <p>自分で設計した回路を FPGA 実装、動作させる技術を身につけます。本セミナーの講義と実習をとおして、FPGA 回路開発に必要な、①デジタル回路設計に関する知識、②開発ツール使用法を含む FPGA への実装方法、をまとめて習得できます。</p>
<p>担当教員の研究内容：</p> <p>中西秀哉（可知化センシングユニット）：実験データシステム、FPGA 組込み計測制御システムの研究開発に従事。</p>
募集定員：10～20名程度
<p>申込み先：大学院連携係（e-mail: daigakuin@nifs.ac.jp 内線：2042</p> <p>内容に関する問い合わせ：中西秀哉（代表者、e-mail: nakanishi.hideya@nifs.ac.jp）</p>
<p>備考：</p> <p>総研大講義「先端基礎デジタル計測制御演習」は同一内容で単位認定（1単位）があります。オープン講座であるため、他大学生や一般の社会人等と共に受講します。</p>